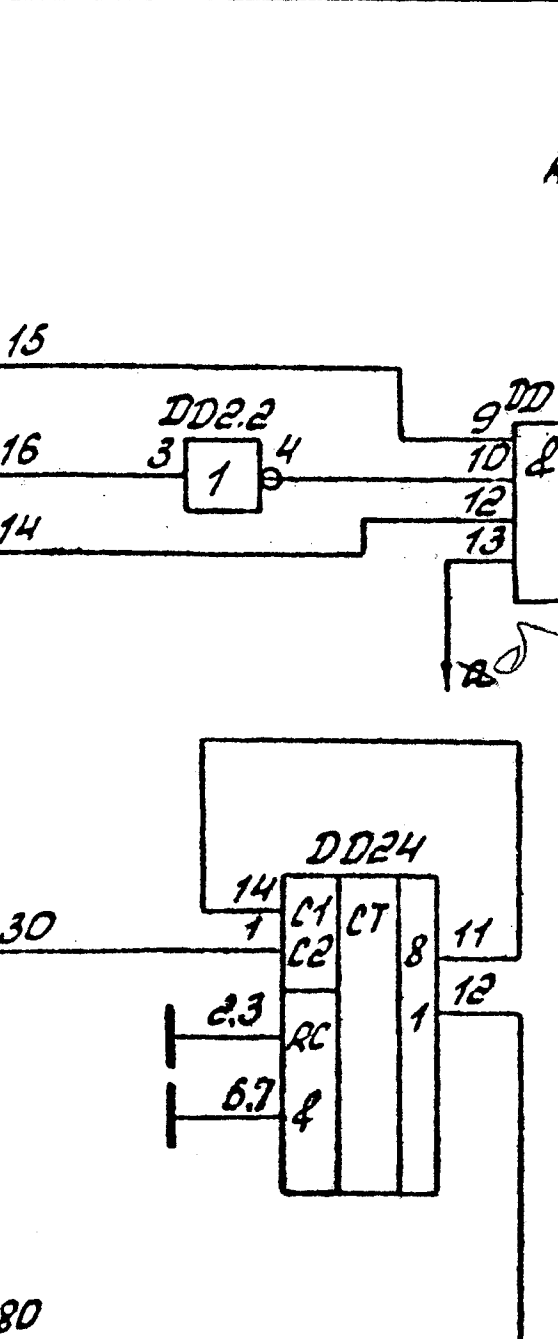
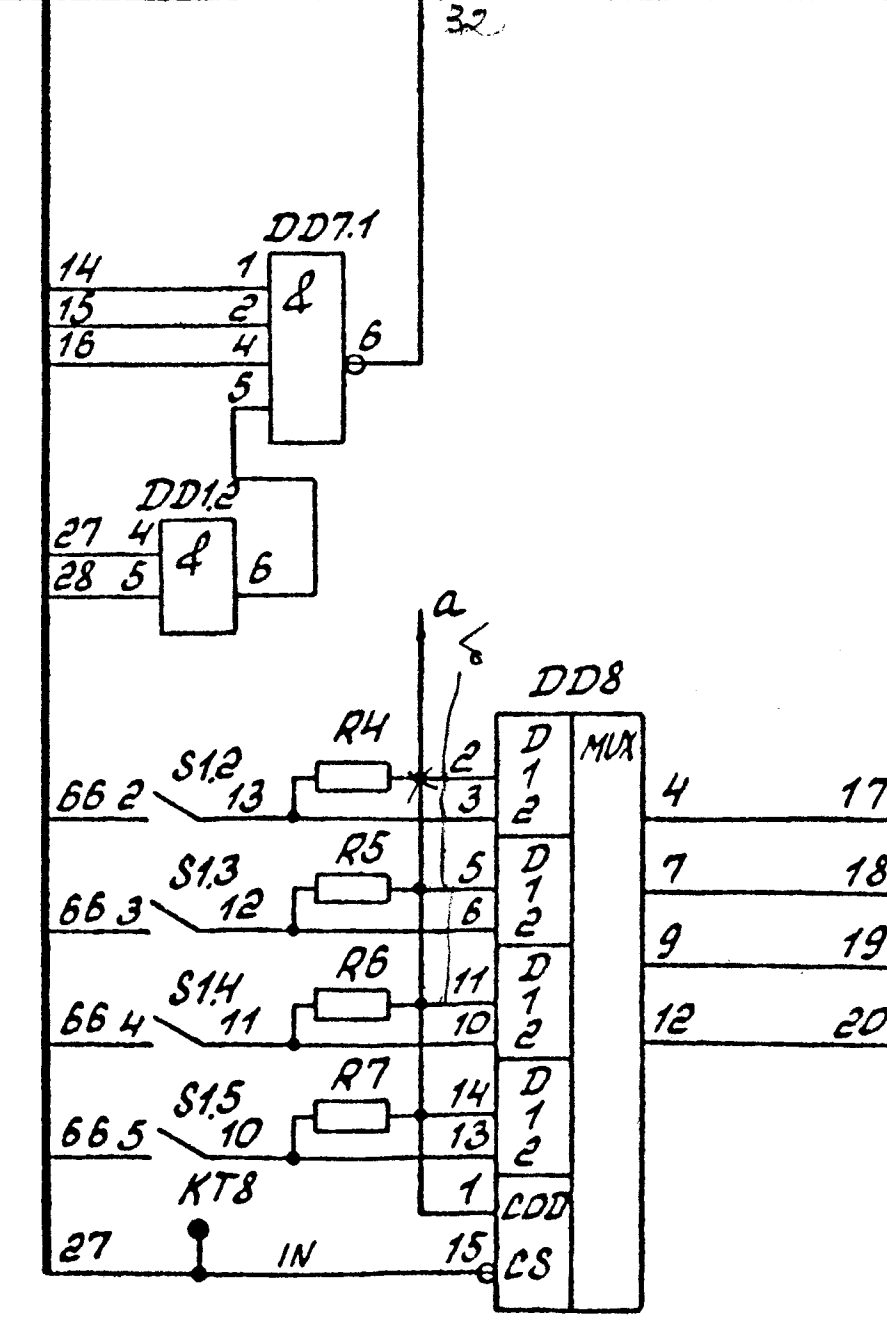
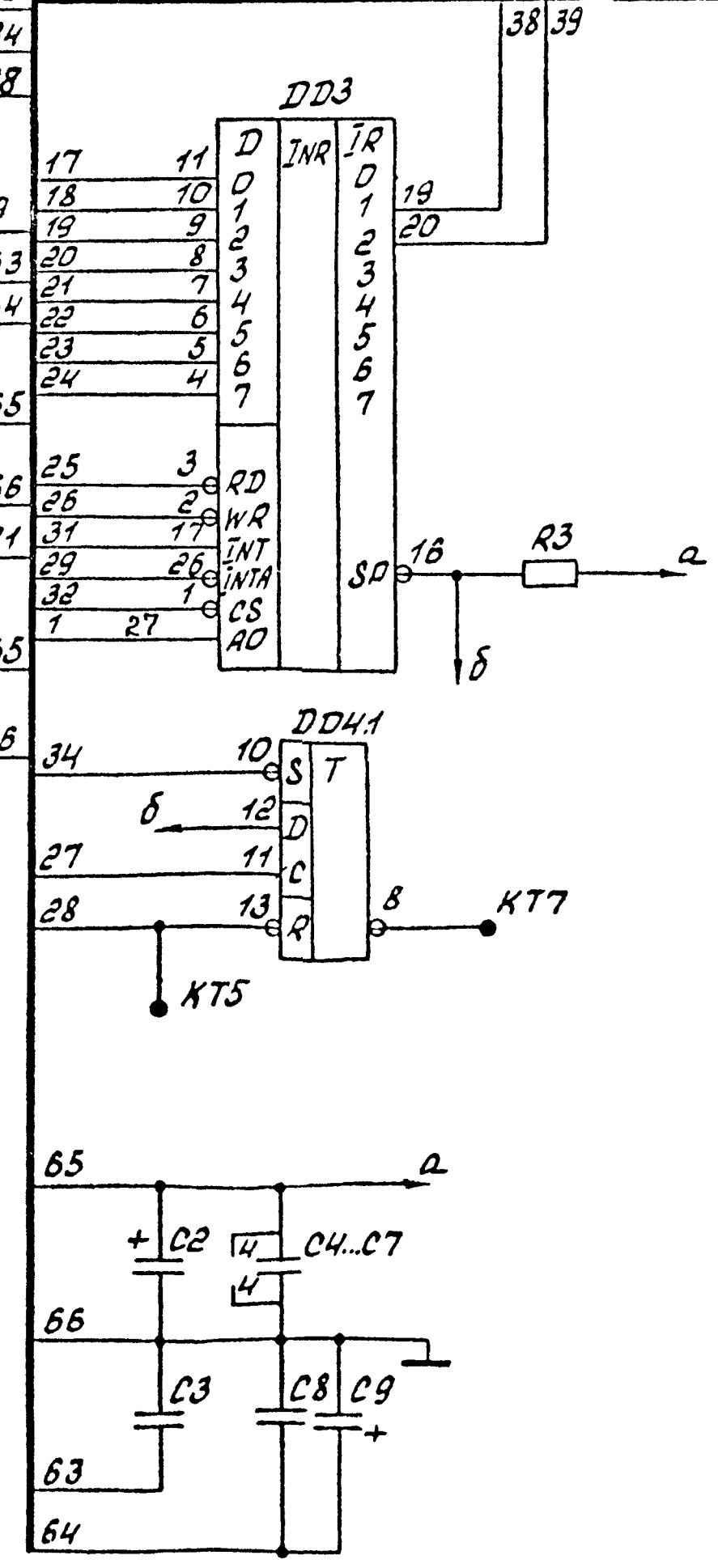


Цепь →	X1
DD	5
D1	6
D2	7
D3	8
D4	9
D5	10
D7	12
A0	13
A1	14
A2	15
A3	16
A4	17
A5	18
A6	19
A7	20
A8	21
A9	22
A10	23
A11	24
A12	25
A13	26
A14	27
A15	28
RD	29
WR	30
Готовность	34
1 MHz	36
R	38
3Пp1	40
3Пp2	41
3Пp3	42
3Пp4	43
-5V	56
+12V	55
+5V	1
+5V	2
Общий	3
Общий	4
Сборка	37



1. Вывод 7 микросхем DD1, DD2, DD4, DD7, DD9, DD10, DD12, DD13; вывод 8 микросхем DD5, DD8, DD14, DD15; вывод 9 микросхем DD16... DD23; вывод 10 микросхемы DD24; вывод 14 микросхем DD3, DD11; вывод 2 микросхемы DD6 соединить с цепью L (Общий).
2. Вывод 5 микросхемы DD24; вывод 14 микросхем DD1, DD2, DD4, DD7, DD9, DD10, DD12, DD13; выходы 1, 4, 10, 13 микросхем DD9, DD10, DD12, DD13; вывод 16 микросхем DD5, DD8, DD14, DD15; вывод 18 микросхем DD16... DD23; вывод 28 микросхем DD3, DD11; вывод 20 микросхемы DD6 соединить с цепью +5V.
3. Вывод 9 микросхемы DD5 и вывод 28 микросхемы DD6 соединить с цепью +12V.
4. Вывод 11 микросхемы DD6 соединить с цепью минус 5V.
5. Конденсаторы C2, C9 установить возле концевых контактов; конденсатор C3 установить возле микросхемы DD6; конденсаторы C4...C7 установить возле микросхем DD5, DD8, DD14, DD15.
6. X1-концевые печатные контакты.
7. КТ1...КТ10-контрольные точки.
8. Меры защиты ИМС и ППТ от статического электричества по ТГ-25000.00003.

ОБ ИЗМЕНЕНИИ НЕ СООБЩАЕТСЯ

ОБ ИЗМЕНЕНИИ НЕ СООБЩАЕТСЯ

Т-5.105.165.33			
4	Т-2012-84	Подп. ВЛБ	Устройство управления микропроцессорное схема электрическая принципиальная
Изм/лист	№ докум.	Подп. Дата	
Разраб	Нос	ТЛ	Лист 1
Пробл	Коррекц	Лист	
Контрл			Лист 1
Создл	Позоскин	Возл	
Назмто	Батис	С	ВЛБ
Эмб	Костин	С	ВЛБ

Устройство управления микропроцессорное 5.105.165

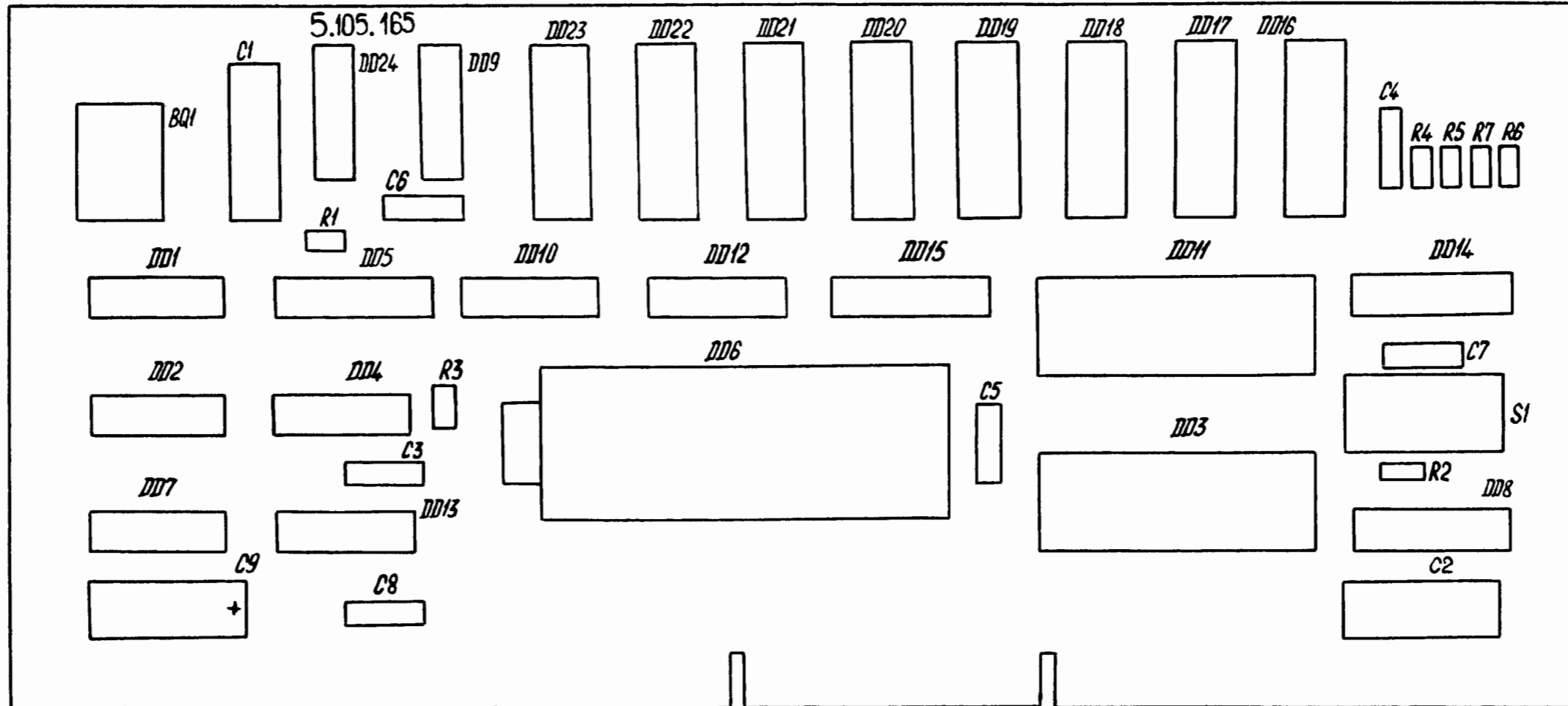


Рис. 7

ИЗМ.	ЛИСТ	№ ДОКУМ.	ПОДП.	ДАТА

Поз. обозначение	Наименование	Кол.	Примечание
	ПК 169 MB- <sup>БН</sup> 15В - 10 000 кГц		50
BQ1	Резонатор РР 05 I4FC 10000кГц MB-B 040.338.017ТУ <del>040.338.065 ТУ</del>	I	
	<del>040.460.043 ТУ</del> ОЖО 460 161 ТУ		
	Конденсаторы КМ-5		
	Конденсаторы К50-24 ОЖО.464.137 ТУ		
С1, С2	К50-24-63В-10 МКФ	2	
С3	КМ-5а-Н90-0,1 МКФ $\begin{matrix} +80\% \\ -20\% \end{matrix}$	I	
С4...С7	КМ-5а-Н90-0,1 МКФ $\begin{matrix} +80\% \\ -20\% \end{matrix}$	4	C=0,4 МКФ
С8	КМ-5а-Н90-0,1 МКФ $\begin{matrix} +80\% \\ -20\% \end{matrix}$	I	
С9	К50-24-63В-10 МКФ	I	
<u>Микросхемы</u>			
DD1	К555ЛН1 ОЖО.348.289 ТУ1	I	
DD2	К555ЛН1 ОЖО.348.289 ТУ1	I	ОБ ИЗМЕНЕНИИ НЕ СООБЩАЕТСЯ
DD3	КР580ВН59 ОЖО.348.572 ТУ	I	ОБ ИЗМЕНЕНИИ НЕ СООБЩАЕТСЯ
Тр5.105.165 ПЭЗ			
Изм/лист	№ докум.	Подп.	Дата
Разроб	Кос	Лев	9.12.85
Проб	Ковган	Лев	9.12.85
Согл.	Короскун	Лев	12.12.85
Н.контр.	Батус	Лев	14.12.85
Утв.	Костин	Лев	9.12.85
Устройство управления микропроцессорное			Лист 1 из 4
Перечень элементов			EE

Поз. обозначение	Наименование	Кол.	Примечание
	<u>Микросхемы</u>		
DD4	KP1533 TM2	1	⑥
<del>DD4</del>	<del>KM555TM2</del> <del>ОКО.348.466-12 ТУ</del>	<del>I</del>	
DD5	KP580TP24 ОКО.348.658 ТУ	I	
DD6	KP580BM80A ОКО.347.281-01 ТУ	1	④
<del>DD6</del>	<del>KP580BK80A</del> <del>ОКО.348.527 ТУ</del>	<del>I</del>	⑧
DD7	K555LAI ОКО.348.289 ТУ I	I	
DD8	K555KIII ОКО.348.289-I4 ТУ	I	
DD9, DD11	K555LII ОКО.348.289 ТУ I	2	
DD II	KP580BK28 ОКО.348.734 ТУ	I	
DD12, DD13	K555LII ОКО.348.289 ТУ I	2	
DD14, DD15	K589AII6 ОКО.348.319-06 ТУ	2	
DD16, DD23	KP537PY3A ОКО.348.532-03 ТУ	8	
DD24	KI55IE2 ОКО.348.006 ТУ4	I	
PI	Резистор МЛТ-0,125-10 КОМ ± 5%		
	ОЖО.467.180 ТУ ГОСТ 7113-77	I	①

Поз. обозначение	Наименование	Код	Примечание
	Резисторы МЛТ <sup>ОЖО 467. 78079</sup> <del>ГОСТ 7113-77</del>		①
R2	МЛТ-0,125-4,7 КОМ ± 5%	I	
R3, R7	МЛТ-0,125-2,2 КОМ ± 5%	5	
S1	Переключатель кодовый ТГ3.600.063	I	

Изм.	Лист	№ докум.	Подп.	Дата

ТГ5.105.165 ПЗЗ

