



Рис. 26. Генератор опорных частот. Схема электрическая принципиальная 5.418.008 ЭЗ:

I – контакт; II – цепь; III – выход; IV – корпус

Примечания: 1. Вывод I4 микросхем D1–D5, D7, D8, D9 подключить к точке "а".

2. Вывод 5 микросхем D6, D10 подключить к точке "а".

3. Вывод 7 микросхем D1–D5, D7, D8, D9 подключить к точке "б".

4. Вывод I0 микросхем D6, D10 подключить к точке "б".

5. Вывод 2 микросхемы D7 подключить к точке "в".