Ш2-А 5Р.2"f
Ш2-Б 5Р.1"f
Ш1-В 4Р.8"f
Ш1-Б 4Р.4"f
Ш1-Д 4Р.2"f
Ш1-7 4Р.1"f
Ш1-5 3Р.8"f
Ш1-4 3Р.4"f
Ш1-8 3Р.2"f
Ш1-3 3Р.1"f
Ш1-Л Огран.1Р
Ш1-3 Огран.2Р
Ш1-11 Увел.f
Ш1-10 Умен. f
Ш1-АБВ
Ш1-12 Корпус
Ш2-К,Л
Др1
С1
С2
а
Вкл."1" Ш2-10
Вкл."МГц" Ш2-8
Вкл."2" Ш2-11
Вкл. В4 Ш2-9
Вкл. В2 Ш2-1
Вкл. В6 Ш2-4
Вкл. В7 Ш2-2
Вкл. В5 Ш2-3
Вкл МГц" Ш2-7
Вкл. В1 Ш2-И
Вкл В3 Ш2-5
Фильтр1 Ш2-В
Фильтр2 Ш2-Г
Фильтр3 Ш2-Д
Увел.f Ш1-И
Умен.f Ш1-9
Мс1 Мс2 Мс3 Мс4 Мс5 Мс6 Мс7 Мс8 Мс9 Мс10 Мс11 Мс12 Мс13 Мс14 Мс15 Мс16 Мс17 Мс18 Мс19
R1 R2 R3 R4 R5 R6 R7 R8 R9 R10 R11
Д1 Д2 Д3 Д4 Д5 Д6 Д7
Ш1 Ш2

Дешифратор частоты. План размещения элементов 5.108.004

Рис. 13

1. Выводы 14 всех микросхем, за исключением Мс2-Мс4, Мс7, Мс8, Мс16-Мс18, подключить к цепи "а" (+5В).
Выводы 7 всех микросхем, за исключением Мс2-Мс4, Мс7, Мс8, Мс16-Мс18, подключить к корпусу.

Рис. 12. Дешифратор частоты. Схема электрическая принципиальная
5108004Э3