



I - дешифратор; 2 - мультиплексоры разряда; 3 - мультиплексор параметра; 4 - RS - триггер; 5 - схема формирования запрета записи; I - номер такта; II - номер разряда; III - номер параметра; IV - на вход ОЗУ; V - запись (считывание); VI - запрет записи на время первого микротакта