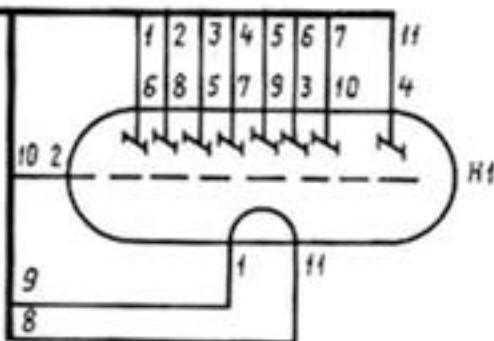


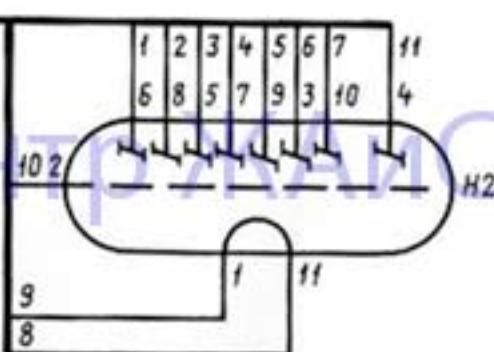
A1

Контр.	Цель
1	Питание сеток
2	$\sim 1,5V$
3	-27V
4	Общий
5	Вход счетных импульсов
6	-9V
7	Вход информ. записи 1 байт
8	Выход переполнения
9	Вход записи 1 байт разряда
10	Команда „Уст. 0”
11	Вход „Уст. 0”
12	Вход 1Hz
13	Выход 1Hz
14	Вход 100Hz
15	Вход упр. запятой Зр
16	Вход упр. запятой 2р

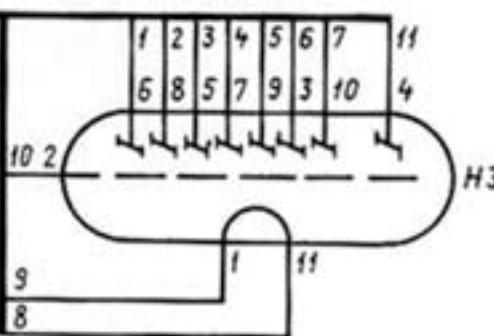
Контр.	Цель
17	Выход к сегм. „а”-1
2	„б”-1
3	„в”-1
4	„г”-1
5	„д”-1
6	„е”-1
7	„ж”-1
8	$\sim 1,5V$
9	-27V
10	Питание сеток
11	Выход к децим. точке-1



Контр.	Цель
30	Выход к сегм. „а”-2
2	„б”-2
3	„в”-2
4	„г”-2
5	„д”-2
6	„е”-2
7	„ж”-2
8	$\sim 1,5V$
9	-27V
10	Питание сеток
11	Выход к децим. точке-2



Контр.	Цель
41	Выход к сегм. „а”-3
2	„б”-3
3	„в”-3
4	„г”-3
5	„д”-3
6	„е”-3
7	„ж”-3
8	$\sim 1,5V$
9	-27V
10	Питание сеток
11	Выход к децим. точке-3



Контр.	Цель
52	Выход к сегм. „а”-4
2	„б”-4
3	„в”-4
4	„г”-4
5	„д”-4
6	„е”-4
7	„ж”-4
8	$\sim 1,5V$
9	-27V
10	Питание сеток
11	Выход к децим. точке-4

